

CPH6704

TR : PNP エピタキシャルプレーナ形シリコントランジスタ

SBD : ショットキバリアダイオード

DC / DC コンバータ用

- 特長**
- ・PNP トランジスタとショットキバリアダイオードを1パッケージに2素子内蔵した複合タイプであり、高密度実装が可能である。
 - ・CPH6704 は、2SB1396 相当のチップと SB07-03C 相当のチップを同一ケース内に収容したものである。
 - ・超小型パッケージの為、セットの小型化、薄型化が可能である(実装高 0.9mm)。

絶対最大定格 Absolute Maximum Ratings / Ta=25

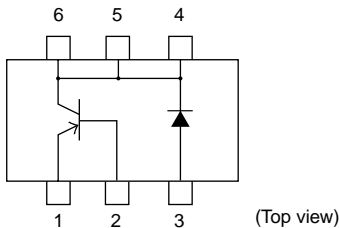
[TR 部]		unit
コレクタ・ベース電圧	VCBO	- 15 V
コレクタ・エミッタ電圧	VCEO	- 11 V
エミッタ・ベース電圧	VEBO	- 7 V
コレクタ電流	IC	- 3 A
コレクタ電流(パルス)	ICP	- 5 A
ベース電流	IB	- 600 mA
コレクタ損失	PC	セラミック基板(600mm ² × 0.8mm)装着時 1.3 W
接合部温度	Tj	150
保存周囲温度	Tstg	- 55 ~ + 125

[SBD 部]		unit
繰り返しピーク逆電圧	VRRM	30 V
非繰り返しピーク逆サージ電圧	VRSM	35 V
平均整流電流	IO	0.7 A
サージ電流	IFSM	50Hz 正弦波 1 サイクル 5 A

次ページへ続く。

単体品名表示 : PD

電気的接続図

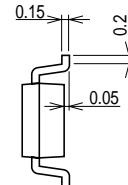
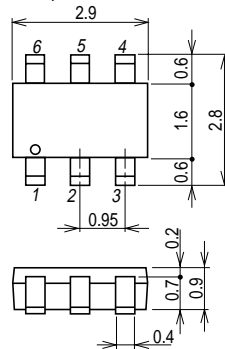


■本書記載の製品は、極めて高度の信頼性を要する用途(生命維持装置、航空機のコントロールシステム等、多大な人的・物的損害を及ぼす恐れのある用途)に対応する仕様にはなっておりません。そのような場合には、あらかじめ三洋電機販売窓口までご相談下さい。

■本書記載の規格値(最大定格、動作条件範囲等)を瞬時たりとも越えて使用し、その結果発生した機器の欠陥について、弊社は責任を負いません。

外形図 2153A

(unit : mm)



- 1 : Emitter
- 2 : Base
- 3 : Anode
- 4 : Common(Collector,Cathode)
- 5 : Common(Collector,Cathode)
- 6 : Common(Collector,Cathode)

SANYO : CPH6

CPH6704

前ページより続く。

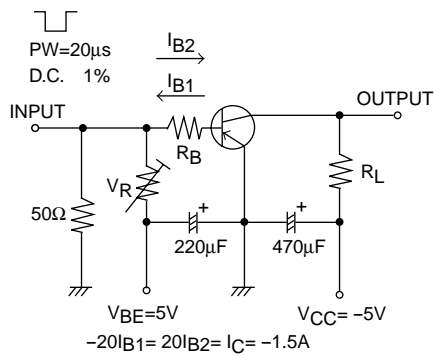
			unit
接合部温度	Tj	- 55 ~ + 125	
保存周囲温度	Tstg	- 55 ~ + 125	

電気的特性 Electrical Characteristics / Ta=25

[TR 部]			min	typ	max	unit
コレクタシャ断電流	ICBO	VCB= - 12V, IE=0			- 0.1	μA
エミッタシャ断電流	IEBO	VEB= - 6V, IC=0			- 0.1	μA
直流電流増幅率	hFE	VCE= - 2V, IC= - 500mA	140		560	
利得帯域幅積	fT	VCE= - 10V, IC= - 300mA		400		MHz
出力容量	Cob	VCB= - 10V, f=1MHz		26		pF
コレクタ・エミッタ飽和電圧	VCE(sat)	IC= - 1.5A, IB= - 30mA		- 0.22	- 0.4	V
ベース・エミッタ飽和電圧	VBE(sat)	IC= - 1.5A, IB= - 30mA		- 0.9	- 1.2	V
コレクタ・ベース降伏電圧	V(BR)CBO	IC= - 10μA, IE=0	- 15			V
コレクタ・エミッタ降伏電圧	V(BR)CEO	IC= - 1mA, RBE=∞	- 11			V
エミッタ・ベース降伏電圧	V(BR)EBO	IE= - 10μA, IC=0	- 7			V
ターンオン遅延時間	ton	指定回路において		25		ns
蓄積時間	tstg	"		200		ns
下降時間	tf	"		10		ns
[SBD 部]			min	typ	max	unit
逆電圧	VR	IR=300μA	30			V
順電圧	VF	IF=0.7A			0.55	V
逆電流	IR	VR=10V			80	μA
端子間容量	C	VR=10V, f=1MHz		28		pF
逆回復時間	t _{rr}	IF=IR=100mA 指定回路において			10	ns

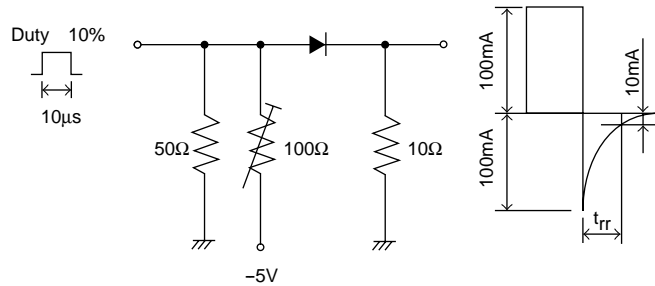
スイッチングタイム測定回路図

[TR 部]

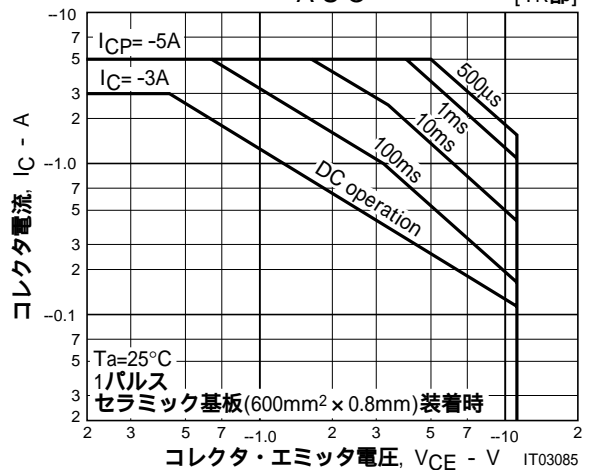
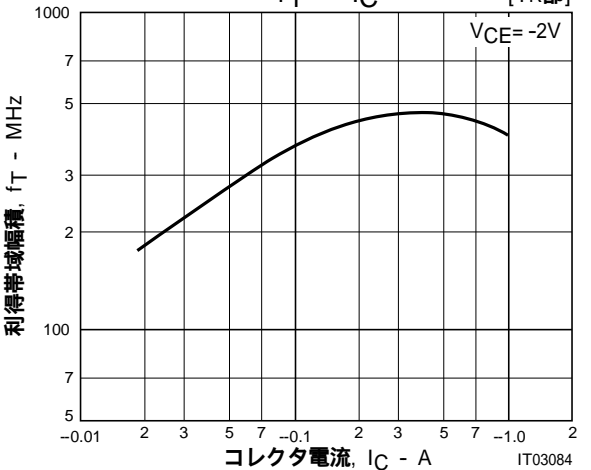
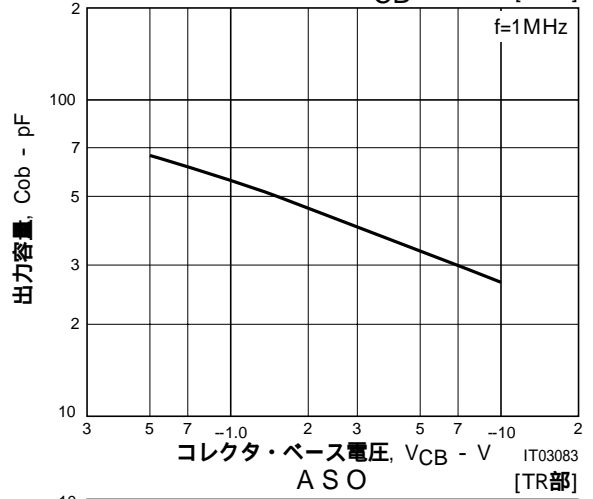
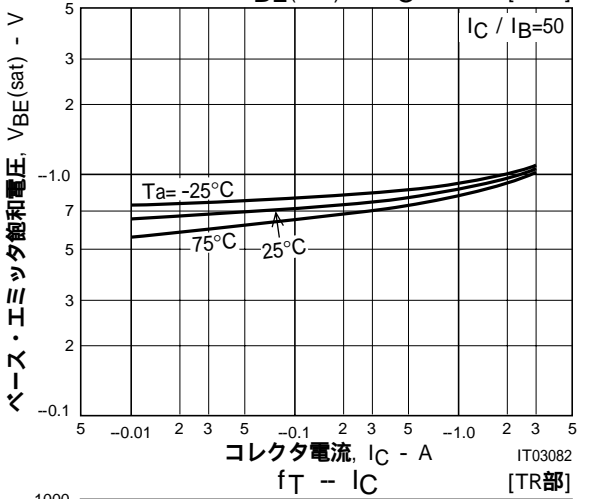
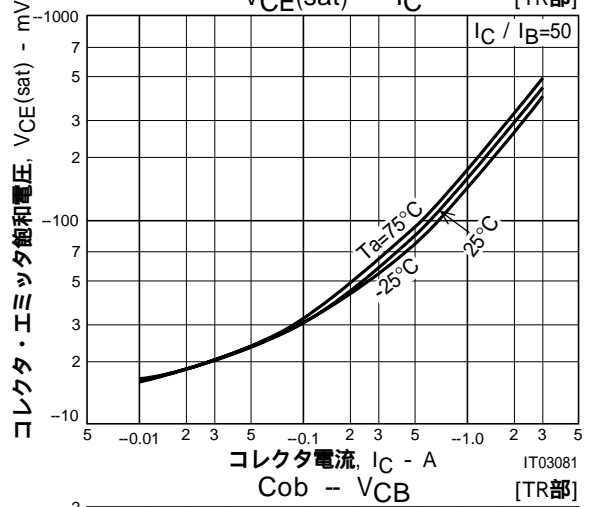
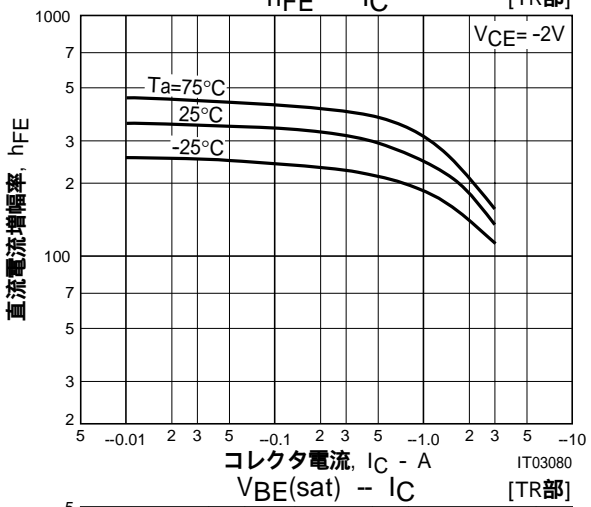
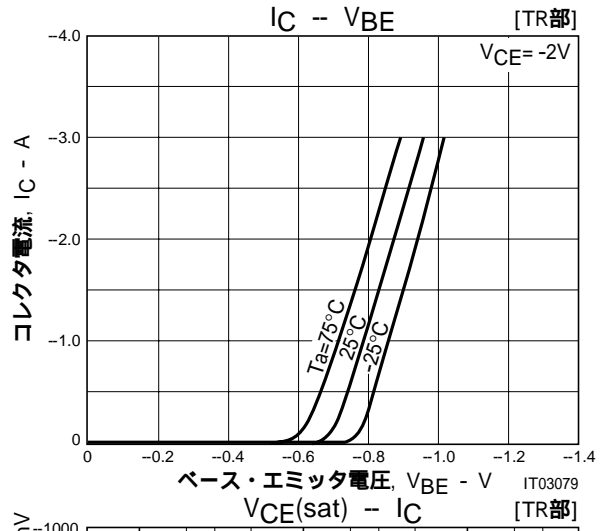
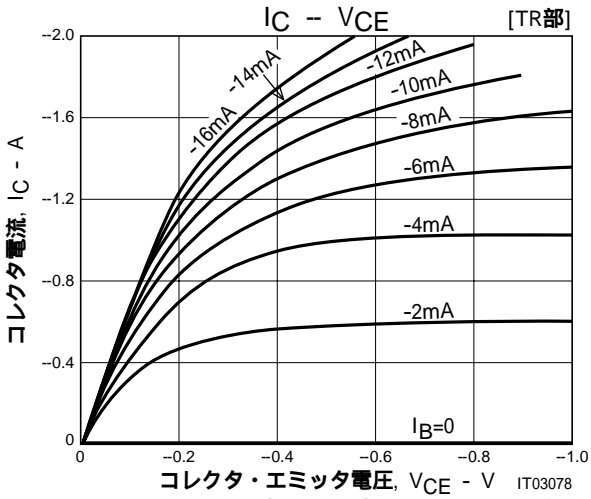


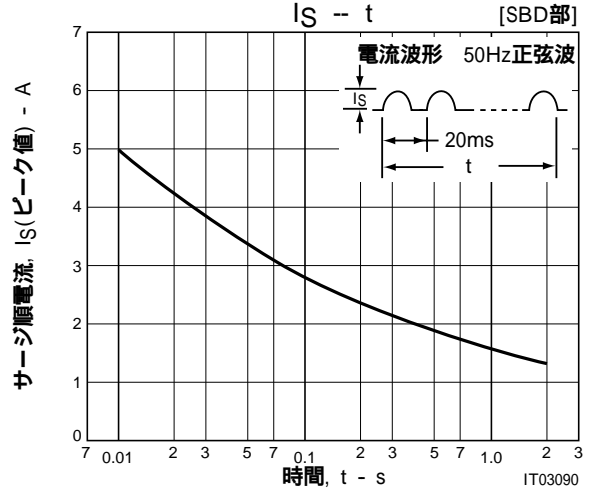
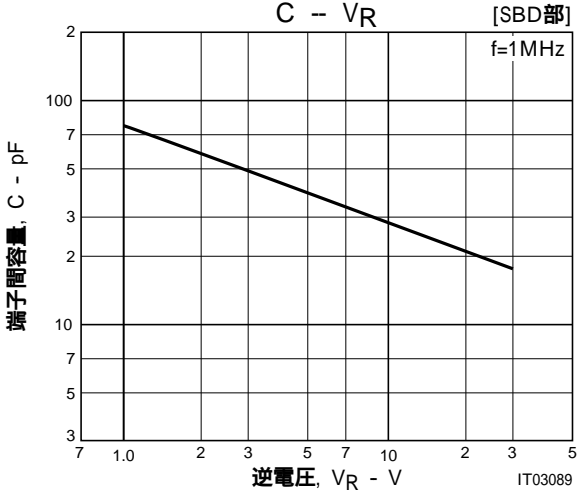
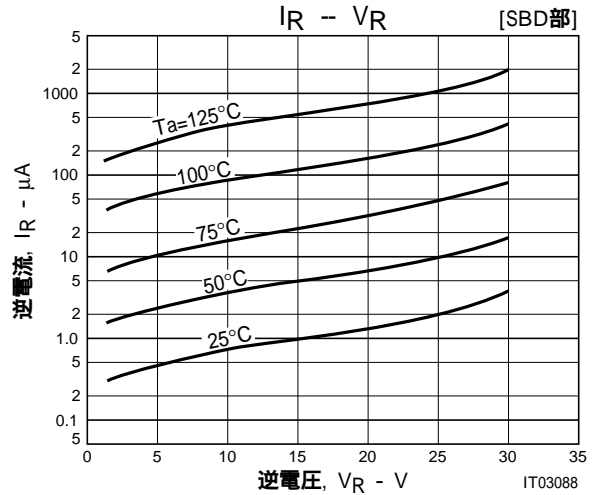
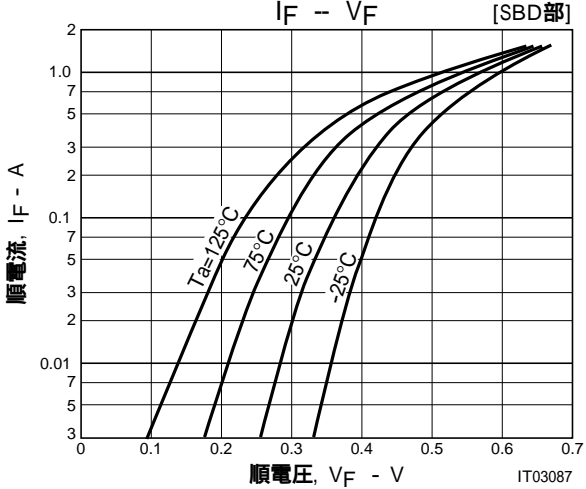
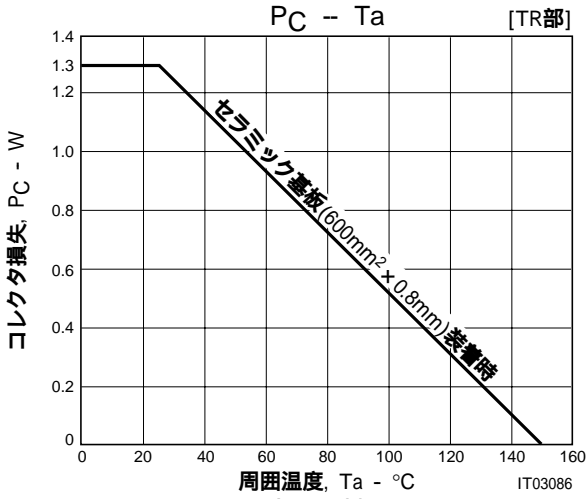
t_{rr} 指定回路図

[SBD 部]



CPH6704





■本書記載の製品は、定められた条件下において、記載部品単体の性能・特性・機能などを規定するものであり、お客様の製品（機器）での性能・特性・機能などを保証するものではありません。部品単体の評価では予測できない症状・事態を確認するためにも、お客様の製品で必要とされる評価・試験を必ず行って下さい。

■弊社は、高品質・高信頼性の製品を供給することに努めております。しかし、半導体製品はある確率で故障が生じてしまいます。この故障が原因となり、人命にかかわる事故、発煙・発火事故、他の物品に損害を与えてしまう事故などを引き起こす可能性があります。機器設計時には、このような事故を起こさないような、保護回路・誤動作防止回路等の安全設計、冗長設計・機構設計等の安全対策を行って下さい。

■本書記載の製品が、外国為替及び外国貿易法に定める規制貨物（役務を含む）に該当する場合、輸出する際に同法に基づく輸出許可が必要です。

■弊社の承諾なしに、本書の一部または全部を、転載または複製することを禁止します。

■本書に記載された内容は、製品改善および技術改良等により将来予告なしに変更することがあります。したがって、ご使用の際には、「納入仕様書」をご確認下さい。

■この資料の情報（掲載回路および回路定数を含む）は一例を示すもので、量産セットとしての設計を保証するものではありません。また、この資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行うものではありません。